



provided to form a discharge region in the 1st space and a mounting  
plate 13  
for the base body, which faces the ground electrode and has a heating  
means, is  
provided in the 2nd space and the thin film is deposited on the  
surface of the  
base body 11 arranged in the 2nd space by supplying gas for discharge  
such as  
hydrogen to the 1st space to generate atomic hydrogen by the plasma  
discharge  
under a non-evacuated state, introducing the atomic hydrogen to the  
2nd space  
through a plurality of gas holes 12 provided on the ground electrode  
and  
reacting with a semiconductor gas molecule supplied to the 2nd space.

COPYRIGHT: (C) 2002, JPO

(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開2002-180257

(P2002-180257A)

(43)公開日 平成14年 6 月26日 (2002. 6. 26)

(51)Int.Cl. <sup>7</sup>	識別記号	F I	テ-マコード <sup>*</sup> (参考)
C 2 3 C 16/509		C 2 3 C 16/509	4 G 0 7 5
B 0 1 J 19/08		B 0 1 J 19/08	H 4 K 0 3 0
H 0 1 L 21/205		H 0 1 L 21/205	5 F 0 4 5
31/04		H 0 5 H 1/24	5 F 0 5 1
H 0 5 H 1/24		1/46	A
審査請求 未請求 請求項の数12 O L (全 8 頁) 最終頁に続く			

(21)出願番号 特願2000-383765(P2000-383765)

(22)出願日 平成12年12月18日(2000. 12. 18)

(71)出願人 000005234

富士電機株式会社

神奈川県川崎市川崎区田辺新田1番1号

(72)発明者 市川 幸美

神奈川県川崎市川崎区田辺新田1番1号

富士電機株式会社内

(74)代理人 100075166

弁理士 山口 巖 (外2名)

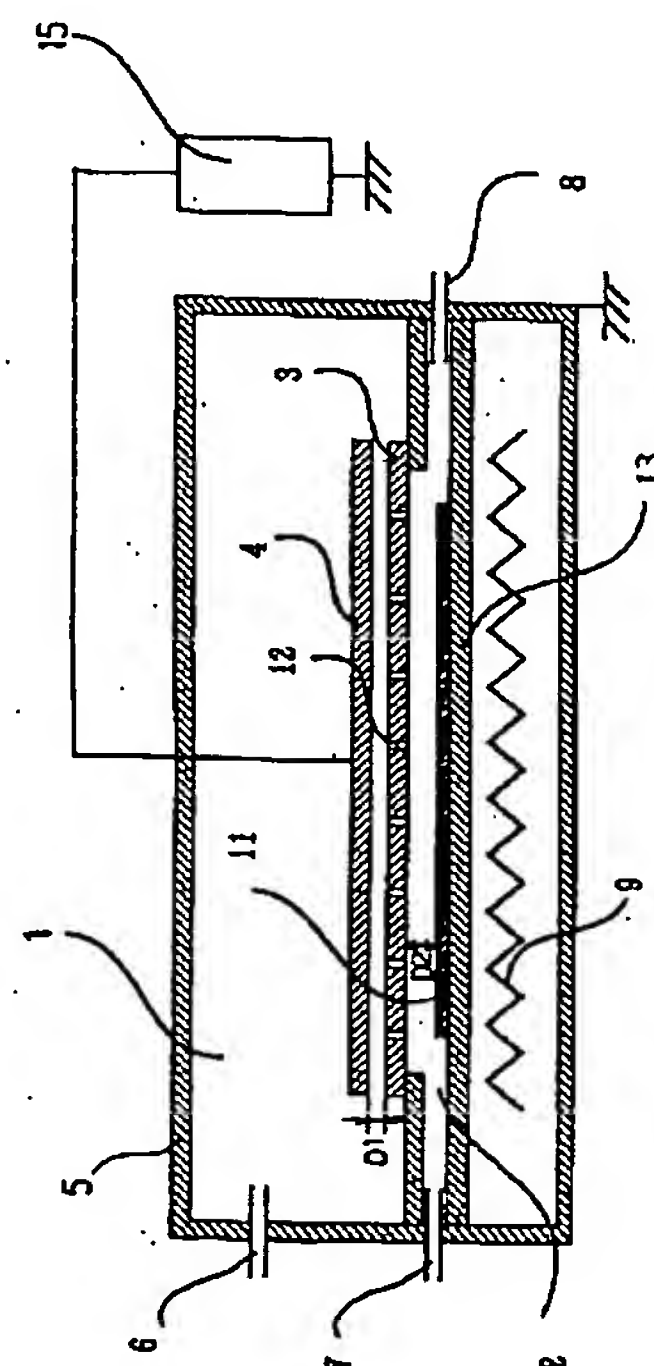
最終頁に続く

(54)【発明の名称】 プラズマ処理装置と薄膜形成方法および表面処理方法

(57)【要約】

【課題】 電極等への反応生成物のパウダーや膜の付着と、電極や基体の異常温度上昇を防止し、高品質の膜を形成することが可能な非減圧のプラズマ処理装置と、同装置による薄膜形成方法および表面処理方法を提供する。

【解決手段】 装置本体容器5内部を接地電極3により、第1の空間1と第2の空間2とに分離し、第1の空間には、接地電極に対向して高周波電極(もしくは直流高圧電極)4を設けて放電領域を形成し、第2の空間には、接地電極に対向して加熱手段を有する基体の載置板13を設けてなり、前記第1の空間に水素等の放電用ガスを供給して、非減圧下でのプラズマ放電により原子状水素を発生させ、この原子状水素を接地電極に設けた複数のガス流通孔12から第2の空間2に導入して、この第2の空間に供給された半導体ガス分子と反応させて、第2の空間2に配設された基体11表面に薄膜を形成する。



1: 第1の空間、2: 第2の空間、3: 接地電極、  
4: 高周波電極(もしくは直流高圧電極)、5: 装置本体容器、  
6, 7: ガス供給口、8: ガス排出口、9: 加熱手段、  
11, 49: 基体、12: ガス流通孔、13: 基体の載置板

## 【特許請求の範囲】

【請求項1】 高周波電極（もしくは直流高圧電極）と接地電極とからなる一対の電極を有し、電圧を印加することにより、非減圧下で放電プラズマを生成し、プラズマ処理により基体表面に薄膜形成もしくは基体の表面処理を行なうプラズマ処理装置であって、

装置本体容器内部を前記接地電極により、第1の空間と第2の空間とに分離し、前記第1の空間には、前記接地電極に対向して高周波電極（もしくは直流高圧電極）を設けて放電領域を形成し、前記第2の空間には、前記接地電極に対向して加熱手段を有する前記基体の載置板を設けてなり、

さらに、前記第1の空間および第2の空間にはそれぞれ異なるガスを供給するガス供給口を備え、前記第2の空間にはガス排出口を備え、かつ前記接地電極には複数のガス流通孔を備えてなることを特徴とするプラズマ処理装置。

【請求項2】 請求項1に記載の処理装置において、前記第1の空間に供給するガスは、水素または水素を希ガスで希釈した放電用ガスとし、前記第2の空間に供給するガスは、シラン系、ゲルマン系ガス等の半導体ガスとすることを特徴とするプラズマ処理装置。

【請求項3】 請求項1または2に記載の処理装置において、前記第1の空間における高周波電極（もしくは直流高圧電極）と接地電極とは所定の間隔（D1）を有して略平行に配設し、また、前記第2の空間における基体と接地電極とは所定の間隔（D2）を有して略平行に配設してなり、さらに、前記第2の空間用のガスが、前記基体と接地電極との空隙を基体と略平行に流れるように、ガス供給口とガス排出口とを設けてなることを特徴とするプラズマ処理装置。

【請求項4】 請求項1に記載の処理装置において、前記接地電極におけるガス流通孔は、複数の円形状の孔とし、この孔を前記基体に対向して略均等に分布させることを特徴とするプラズマ処理装置。

【請求項5】 請求項1ないし4のいずれかに記載の処理装置において、前記基体の搬送装置を備え、基体を搬送しながら前記プラズマ処理を行なう構成とすることを特徴とするプラズマ処理装置。

【請求項6】 請求項5に記載の処理装置において、前記接地電極におけるガス流通孔は、複数のスリット状の長孔とし、この長孔の長手方向を基体の搬送方向と直角として前記基体に対向して前記長孔を略均等に分布させることを特徴とするプラズマ処理装置。

【請求項7】 請求項5または6に記載の処理装置において、前記基体表面のガスの流れ方向と基体の搬送方向とを同一とし、前記接地電極におけるガス流通孔は、流通口出口ガスの流通方向が基体の搬送方向に向くように傾斜させて設けることを特徴とするプラズマ処理装置。

【請求項8】 請求項4または6に記載の処理装置にお

いて、前記第1の空間における高周波電極（もしくは直流高圧電極）を、前記接地電極におけるガス流通孔としての円形状の孔またはスリット状の長孔と対応する複数の分割された電極となし、この電極には放電電流調整用の直列抵抗を接続してなることを特徴とするプラズマ処理装置。

【請求項9】 請求項1ないし8のいずれかに記載のプラズマ処理装置によって基体表面に薄膜形成を行なう方法であって、前記第1の空間に前記放電用ガスを供給して、非減圧下でのプラズマ放電により原子状水素を発生させ、この原子状水素を前記接地電極に設けた複数のガス流通孔から前記第2の空間に導入して、この第2の空間に供給された前記半導体ガス分子と反応させて、前記第2の空間に配設された基体表面に薄膜を形成することを特徴とする薄膜形成方法。

【請求項10】 請求項3に記載のプラズマ処理装置によって基体表面に薄膜形成を行なう方法であって、前記高周波電極（もしくは直流高圧電極）と接地電極との間隔（D1）と放電ガス圧力との積を $100 \text{ (Pa} \cdot \text{cm)}$ 以下とすることを特徴とする薄膜形成方法。

【請求項11】 請求項8に記載のプラズマ処理装置によって基体表面に薄膜形成を行なう方法であって、前記接地電極におけるガス流通孔が円形状の孔の場合、孔の直径を接地電極の厚さの半分以下とし、かつ前記直径と放電ガス圧力との積を $100 \text{ (Pa} \cdot \text{cm)}$ 以下とし、前記接地電極におけるガス流通孔がスリット状の長孔の場合、その幅を接地電極の厚さの半分以下とし、かつ前記幅と放電ガス圧力との積を $100 \text{ (Pa} \cdot \text{cm)}$ 以下とすることを特徴とする薄膜形成方法。

【請求項12】 請求項1に記載のプラズマ処理装置によって基体の表面処理を行なう方法であって、前記第1の空間に酸素、希ガスもしくは酸素を希ガスで希釈したガスを供給して、非減圧下でプラズマ放電させ、この放電ガスを前記接地電極に設けた複数のガス流通孔から前記第2の空間に導入し、この第2の空間に配設された基体表面に照射することにより、基体の表面処理を行なうことを特徴とする表面処理方法。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】この発明は、プラズマ処理によって、フィルム基板に非晶質シリコンや微結晶シリコンゲルマニウム等の薄膜を形成して薄膜光電変換素子や薄膜トランジスタなどの薄膜半導体の形成を行なう、あるいは、プラズマ処理によって高分子フィルムの表面処理を行なうためのプラズマ処理装置と、この装置による薄膜形成方法および表面処理方法に関する。

## 【0002】

【従来の技術】現在、環境保護の立場から、クリーンなエネルギーの研究開発が進められている。中でも、太陽



電池はその資源（太陽光）が無限であること、無公害であることから注目を集めている。

【0003】同一基板上に形成された複数の太陽電池素子が、直列接続されてなる太陽電池（光電変換装置）の代表例は、薄膜太陽電池である。

【0004】上記薄膜太陽電池用の薄膜半導体としては、製造コストの観点から、特にシリコン系の非単結晶薄膜であるアモルファスシリコン(a-Si)が使用され、プラズマ放電によって薄膜形成がなされる。前記アモルファスシリコン(a-Si)やアモルファスシリコンゲルマニウム(a-SiGe)等の合金膜を、プラズマ放電によって形成した薄膜半導体デバイスは、単結晶シリコンデバイスと比較して、大面積に、低温で、安価に作成できることから、電力用の大面積薄膜太陽電池以外に、ディスプレイ用の薄膜トランジスタ(TFT)等への適用も期待されている。

【0005】上記プラズマ放電によって形成する薄膜は、一般に、例えば下記のような装置により形成される。図7は、a-Si 薄膜太陽電池をプラズマ放電によって形成する場合の成膜室の概略構造の一例を示し、特開平8-250431号公報に記載された構造の一例を示す。図7(a)、(b)はそれぞれ、成膜室の開放時および封止時の概略断面図を示す。

【0006】図7(a)に示すように、断続的に搬送されてくる可撓性基板10の上下に函状の下部成膜部室壁体34と上部成膜部室壁体35とを対向配置し、成膜室の封止時には、下部成膜部室と上部成膜部室からなる独立した処理空間を構成するようになっている。この例においては、下部成膜部室は電源40に接続された高周波電極（もしくは直流高压電極）31を備え、上部成膜部室は、ヒータ33を内蔵した接地電極32を備える。

【0007】成膜時には、図7(b)に示すように、上部成膜部室壁体35が下降し、接地電極32が基板10を抑えて下部成膜部室壁体34の開口側端面に取付けられたシール部材50に接触させる。これにより、下部成膜部室壁体34と基板10とから、排気管36に連通する気密に密閉された成膜空間60を形成する。上記のような成膜室において、高周波電極（もしくは直流高压電極）31へ電圧を印加することにより、プラズマを成膜空間60に発生させ、図示しない導入管から導入された原料ガスを分解して基板10上に膜を形成することができる。

【0008】薄膜形成用の原料ガスとしては、半導体薄膜の種類によって異なるが、概ね、下記のような公知のガスまたはその一部混合ガスが、半導体ガスとして使用される。即ち、シラン系( $\text{SiH}_4$ ,  $\text{Si}_2\text{H}_6$ など)、ゲルマン系( $\text{GeH}_4$ など)、ハイドロカーボン系( $\text{CH}_4$ ,  $\text{C}_2\text{H}_2$ など)とシラン系ガスを混合したもの、あるいはこれらのガスを水素や希ガスで希釈したガス、 $\text{PH}_3$ ,  $\text{B}_2\text{H}_6$ などのドーピングガスあるいはこれらの

ガスを水素や希ガスで希釈したガス等である。

【0009】ところで、従来の一般的な薄膜半導体の形成方法においては、通常200Pa以下のガス圧、即ち、大気圧より減圧した状態の下で、原料となるガスをグロー放電で分解して堆積する、所謂、減圧プラズマCVD法が用いられる。

【0010】これに対して、最近では、放電ギャップを数百 $\mu\text{m}$ とし、非減圧下（大気圧もしくはゲージ圧で数百Pa）で放電して、膜堆積を行う方法が着目され、研究が行われている。

【0011】この非減圧のプラズマ処理法の利点としては、概ね下記が考えられる。即ち、大気圧を含む高い動作ガス圧で膜堆積が可能であるため、装置の仕様が高真空仕様である必要がなくなり、例えば、バルブや配管機材、真空ポンプなども高価な高真空用のものを使用する必要がない。また、大気圧近傍で動作させる場合には装置容器そのものの強度に対する要求を、真空対応の装置に比べて緩和することができ、装置全体の低コスト化が図れる。

【0012】さらに、大気圧以上で動作させる場合には、ガスが高密度であるため、所定のガス供給源からガスをある一定時間流してやることにより、ポンプがなくとも必要な純度のガス雰囲気確保できるなど、製造プロセスが簡略化できる利点もある。

【0013】

【発明が解決しようとする課題】ところで、前述のような非減圧のプラズマ処理を行なう場合には、下記のような解決すべき課題がある。

【0014】まず、前述のように、例えばシランのような原料ガスを希釈ガスと共に放電させるために、プラズマ放電によって発生するラジカル種が選択できない、即ち、高品質の膜を形成するための最適なラジカル種が選択できない問題がある。

【0015】また、非減圧のプラズマ処理においては、プラズマ処理の対象となる基板（以下、基体という。）が放電により加熱される度合いが、ガス密度が高いため、減圧下の処理に比較してより高く、電極や基体の温度上昇を抑制するための制御が難しい問題がある。

【0016】さらに、放電に接する電極や壁面に、気相反応によって発生するシリコン系微粒子等の反応生成物のパウダーや膜が付着し、この反応生成物が製膜上に剥離・落下して製膜の品質を悪くする問題がある。

【0017】この問題は、減圧プラズマCVD法でも発生する問題であって、種々の対策が提案されているが、非減圧の場合にはガス密度が高いため、この問題はより重大である。

【0018】この発明は、上記のような問題点を解消するためになされたもので、本発明の課題は、電極等への反応生成物のパウダーや膜の付着と、電極や基体の異常温度上昇を防止し、高品質の膜を形成することが可能な

非減圧のプラズマ処理装置と、同装置による薄膜形成方法および表面処理方法を提供することにある。

【0019】

【課題を解決するための手段】前述の課題を解決するため、この発明のプラズマ処理装置においては、放電によりプラズマを生成する領域においては、製膜前駆体となるようなラジカルを発生させずに、水素を主体とした放電により原子状水素を発生させ、この原子状水素を効率よく製膜領域に輸送し、この製膜領域において、製膜用の原料ガス分子と反応させて製膜前駆体を生成し、膜堆積を行うことが可能なものとする。

【0020】前記基本的技術思想を実施可能とするために、請求項1の発明においては、高周波電極（もしくは直流高圧電極）と接地電極とからなる一対の電極を有し、電圧を印加することにより、非減圧下で放電プラズマを生成し、プラズマ処理により基体表面に薄膜形成もしくは基体の表面処理を行なうプラズマ処理装置であって、装置本体容器内部を前記接地電極により、第1の空間と第2の空間とに分離し、前記第1の空間には、前記接地電極に対向して高周波電極（もしくは直流高圧電極）を設けて放電領域を形成し、前記第2の空間には、前記接地電極に対向して加熱手段を有する前記基体の載置板を設けてなり、さらに、前記第1の空間および第2の空間にはそれぞれ異なるガスを供給するガス供給口を備え、前記第2の空間にはガス排出口を備え、かつ前記接地電極には複数のガス流通孔を備えてなるものとする。

【0021】上記構成によれば、放電空間と製膜前駆体となるラジカル生成空間とを分離し、高品質の製膜を実現するためのラジカル種の生成を行うことができる。また、放電による直接的な基体の加熱を避けることができるので、電極や基体の異常温度上昇を防止することができる。さらに、放電領域にはシランなどの製膜前駆体を発生するガスをを用いないようにすることで、放電に接する電極や壁面に膜やパウダーが付着するのを防ぐことができる。

【0022】前記観点から、下記請求項2の発明が好ましい。即ち、請求項1に記載の処理装置において、前記第1の空間に供給するガスは、水素または水素を希ガスで希釈した放電用ガスとし、前記第2の空間に供給するガスは、シラン系、ゲルマン系ガス等の半導体ガスとする。

【0023】上記のように、水素または水素を希ガスで希釈した熱伝導率の高いガスを流しながら放電させるため、非減圧状態の放電で問題となる電極や基体温度の過上昇を防ぐことができる。さらに放電領域にはシランなどの製膜前駆体を発生するガスがないので、放電に接する電極や壁面に膜やパウダーが付着するのを防ぐことができる。

【0024】また、上記発明の実施態様として、下記の

請求項3ないし6の発明が好適である。即ち、請求項1または2に記載の処理装置において、前記第1の空間における高周波電極（もしくは直流高圧電極）と接地電極とは所定の間隔（D1）を有して略平行に配設し、また、前記第2の空間における基体と接地電極とは所定の間隔（D2）を有して略平行に配設してなり、さらに、前記第2の空間用のガスが、前記基体と接地電極との空隙を基体と略平行に流れるように、ガス供給口とガス排出口とを設けてなるものとする（請求項3の発明）。これにより、ガスの流れが合理的に構成できる。

【0025】さらに、前記請求項1に記載の処理装置において、前記接地電極におけるガス流通孔は、複数の円形状の孔とし、この孔を前記基体に対向して略均等に分布させてなるものとする（請求項4の発明）により、均一に製膜できる。

【0026】さらにまた、前記請求項1ないし4のいずれかに記載の処理装置において、前記基体の搬送装置を備え、基体を搬送しながら前記プラズマ処理を行なう構成とするものとする（請求項5の発明）により、量産性の向上が図れる。

【0027】また、請求項6の発明のように構成しても、前記と同様に均一に製膜できかつ量産性の向上が図れる。即ち、請求項5に記載の処理装置において、前記接地電極におけるガス流通孔は、複数のスリット状の長孔とし、この長孔の長手方向を基体の搬送方向と直角として前記基体に対向して前記長孔を略均等に分布させてなるものとする。

【0028】さらに、請求項5または6に記載の処理装置において、前記基体表面のガスの流れ方向と基体の搬送方向とを同一とし、前記接地電極におけるガス流通孔は、流通口出口ガスの流通方向が基体の搬送方向に向くように傾斜させて設けること（請求項7の発明）により、基体の搬送速度が、基体表面のガスの流れ速度に加算され、ガス速度の重畳効果により、効率よくガスを流すことができる。

【0029】さらにまた、膜質を向上させるために、所謂、公知のホローカソード放電を実現可能とする観点から、詳細は後述するが、下記請求項8の発明が好ましい。即ち、請求項4または6に記載の処理装置において、前記第1の空間における高周波電極（もしくは直流高圧電極）を、前記接地電極におけるガス流通孔としての円形状の孔またはスリット状の長孔と対応する複数の分割された電極となし、この電極には放電電流調整用の直列抵抗を接続してなるものとする。

【0030】次に、上記プラズマ処理装置により薄膜形成する方法としては、下記請求項9ないし11の発明が好適である。即ち、請求項1ないし8のいずれかに記載のプラズマ処理装置によって基体表面に薄膜形成を行なう方法であって、前記第1の空間に前記放電用ガスを供給して、非減圧下でのプラズマ放電により原子状水素を



発生させ、この原子状水素を前記接地電極に設けた複数個のガス流通孔から前記第2の空間に導入して、この第2の空間に供給された前記半導体ガス分子と反応させて、前記第2の空間に配設された基体表面に薄膜を形成する（請求項9の発明）。この薄膜形成方法により、前述のように、電極等への反応生成物のパウダーや膜の付着と、電極や基体の異常温度上昇を防止し、高品質の膜を形成することができる。

【0031】また、請求項3に記載のプラズマ処理装置によって基体表面に薄膜形成を行なう方法であって、前記高周波電極（もしくは直流高圧電極）と接地電極との間隔（D1）と放電ガス圧力との積を100（Pa・cm）以下とする（請求項10の発明）。これにより、安定したグロー放電が得られる。

【0032】さらに、請求項8に記載のプラズマ処理装置によって基体表面に薄膜形成を行なう方法であって、前記接地電極におけるガス流通孔が円形状の孔の場合、孔の直径を接地電極の厚さの半分以下とし、かつ前記直径と放電ガス圧力との積を100（Pa・cm）以下とし、前記接地電極におけるガス流通孔がスリット状の長孔の場合、その幅を接地電極の厚さの半分以下とし、かつ前記幅と放電ガス圧力との積を100（Pa・cm）以下とする（請求項11の発明）。これにより、接地電極のガス流通孔の孔の中に、局所的にプラズマが閉じ込められて、所謂、ホローカソード放電が起こり、高品質の膜が効率よく得られる。

【0033】最後に、前記装置は、高分子フィルムの表面処理などのプラズマ処理にも利用でき、下記請求項12の発明が、詳細は後述するように好適である。即ち、請求項1に記載のプラズマ処理装置によって基体の表面処理を行なう方法であって、前記第1の空間に酸素、希ガスもしくは酸素を希ガスで希釈したガスを供給して、非減圧下でプラズマ放電させ、この放電ガスを前記接地電極に設けた複数個のガス流通孔から前記第2の空間に導入し、この第2の空間に配設された基体表面に照射することにより、基体の表面処理を行なう。

【0034】

【発明の実施の形態】図面に基づき、本発明の実施の形態について以下に述べる。

【0035】図1ないし図6は、本発明の実施例に関わる概略構成図であり、図1、2および6は、装置の全体構成に関わるそれぞれ異なる実施例を示し、図3ないし5は、接地電極におけるガス流通孔のそれぞれ異なる実施例を示す。

【0036】図1に示す装置は、第1の実施例を示す概略構成図で、装置本体容器5の内部を接地電極3により、第1の空間1と第2の空間2とに分離し、前記第1の空間1には、接地電極3に対向して高周波電極（もしくは直流高圧電極）4を設けて放電領域を形成し、前記第2の空間2には、接地電極3に対向して加熱手段とし

てのヒータ9を有する基体の載置板13を設けた構成としている。また、第1の空間1および第2の空間2にはそれぞれ異なるガスを供給するガス供給口6および7を設け、第2の空間2にはガス排出口8を設けている。さらに、接地電極3は、複数個のガス流通孔12を備える。

【0037】上記構成において、プラズマ処理の対象となる基体11は、前記ヒータ9によって温度制御可能な載置板13の上に載置される。第1の空間1におけるガス供給口6からガスを供給し、前記電極3および4間に直流、乃至は交流電源15から電力を供給し、グロー放電を発生させる。放電により生成されたラジカルやイオンなどの活性種は、接地電極3に開けられたガス流通孔12を通して、第2の空間2に供給され、ガス供給口7から供給される原料ガスと反応し、基体11への膜堆積を行い、ガス排気口8から排気される。

【0038】シリコン系やシリコンに炭素、ゲルマニウムを混ぜた薄膜を基体11の上に堆積させるためには、水素、あるいは水素をHeやArなどの希ガスで希釈したものをガス供給口6から供給し、放電により原子状水素（水素ラジカル）やイオンなどの活性種を発生させ、ガス流通孔12を通して第2の空間2に供給する。第2の空間2ではガス供給口7からシラン系（ $\text{SiH}_4$ 、 $\text{Si}_2\text{H}_6$ など）ガスや、ゲルマン系（ $\text{GeH}_4$ など）ガス、ハイドロカーボン系（ $\text{CH}_4$ 、 $\text{C}_2\text{H}_2$ など）ガスとシラン系ガスを混合したもの、あるいはこれらのガスを $\text{H}_2$ や希ガスで希釈したガスを導入し、ガス流通孔12を通して供給される活性種と第2の空間2で反応させる。その結果生成される製膜前駆体が基体に堆積し、膜が形成される。

【0039】接地電極3に設けられるガス流通孔12の孔形状は、図3に示すような円形状の孔21だけでなく、よりガスの透過率を上げたメッシュ状、あるいは図4に示すような複数個のスリット状の長孔22などを用いることができる。スリット状の長孔を用いる場合には、スリットの長手方向と直角な方向に基体と接地電極の相対的な位置を変化させながら製膜を行うことにより、大きな基体の上に均一な膜堆積を行うことが容易にできる。具体的には、接地電極、あるいは基体を置いた載置板を往復運動させたり、また、量産処理の場合には一般に、基体を搬送しながら製膜を行う。

【0040】さらに、ガス流通孔は、ガス流通孔を基体の製膜面に対して直角に開けるのではなく、図5に示すように、基体表面を流れるガスの下流方向に向くようにガス流通孔を傾斜させた傾斜孔23とすることにより、基体表面のガス流速を大きくすることができ、効率よくガスを流すことが可能となる。

【0041】図2は、図1とは異なる装置の実施例を示し、前述のように、基体43を搬送しながら製膜を行うために、巻出しロール41と巻取りロール42を含む搬

送装置を備えるものである。その他の構成は、図1の装置と同等であるので、説明を省略する。

【0042】図1および図2に示すプラズマ処理装置においては、共に、第1の空間1における高周波電極（もしくは直流高压電極）4と接地電極3とは所定の間隔

(D1)を有して略平行に配設され、また、第2の空間2における基体11または43と接地電極3とは所定の間隔(D2)を有して略平行に配設され、さらに、第2の空間用のガスが、基体と接地電極との空隙を基体と略平行に流れるように、ガス供給口7とガス排出口8とを設けている。

【0043】上記構成において、製膜処理に当たっては、放電領域にガス供給口7から供給される原料ガスが流入するのを防ぐために、放電領域におけるガス圧を数百Pa（ゲージ圧）にして、拡散によるガス侵入を抑えると共に、第1の空間1から第2の空間2へガスが一方向に流れるように、各ガス供給口からのガス供給量を調整する。この場合、非減圧条件下で電極間に安定なグロー放電を立てるためには、ガス圧pと電極間隔D1の積を、100(Pa・cm)以下に保つ必要がある。

【0044】図6は、図1及び図2とはさらに異なる実施例を示し、前述のように、第1の空間1における高周波電極（もしくは直流高压電極）を、接地電極3におけるガス流通孔12としての円形状の孔またはスリット状の長孔と対応する複数の分割電極52となし、この分割電極52には放電電流調整用の直列抵抗53を接続してなるものである。

【0045】上記装置の場合、放電ガスとガス流通孔12の大きさを適当な条件にして放電させると、陰極暗部や負グロー部がガス流通孔の中に閉じ込められる、所謂ホローカソード放電が起こる。接地電極3に対向する陽極を分割して設置し、各々に接続されている直列抵抗53を調整することにより、各放電間の電流のバランスを制御することができる。

【0046】数百Pa（ゲージ圧）の高ガス圧条件下でホローカソード放電を実現するためには、円形のガス流通孔の場合はその直径をdとし、スリット状のガス流通孔の場合はスリットの短い方の幅をdとすると、電極の厚さを2d以上とし、かつこのdとガス圧との積を100(Pa・cm)以下に保つことにより、安定なホローカソード放電が実現できる。

【0047】以上は薄膜堆積の場合の実施例について述べたが、前記装置は高分子フィルムの表面処理などにも利用できる。高分子フィルム表面に活性種や光を照射することにより、高分子フィルムの表面の接着性や親水性が変化することが知られている。例えば、図2に示す装置により、表面処理を行いたい高分子フィルムを搬送し、ガスとして、酸素や希ガス、あるいは酸素を希ガスで希釈した混合ガスを、第1の空間1におけるガス供給口6から流して非減圧下でプラズマ放電させ、この放電

ガスを接地電極に設けた複数のガス流通孔12から第2の空間2に導入し、この第2の空間に配設された基体表面に照射することにより、所望の表面処理が実現できる。

【0048】

【発明の効果】前述のように、この発明によれば、高周波電極（もしくは直流高压電極）と接地電極とからなる一対の電極を有し、電圧を印加することにより、非減圧下で放電プラズマを生成し、プラズマ処理により基体表面に薄膜形成もしくは基体の表面処理を行なうプラズマ処理装置であって、装置本体容器内部を前記接地電極により、第1の空間と第2の空間とに分離し、前記第1の空間には、前記接地電極に対向して高周波電極（もしくは直流高压電極）を設けて放電領域を形成し、前記第2の空間には、前記接地電極に対向して加熱手段を有する前記基体の載置板を設けてなり、さらに、前記第1の空間および第2の空間にはそれぞれ異なるガスを供給するガス供給口を備え、前記第2の空間にはガス排出口を備え、かつ前記接地電極には複数のガス流通孔を備えてなるものとし、上記装置によって、前記第1の空間に酸素等の放電用ガスを供給して、非減圧下でのプラズマ放電により原子状水素を発生させ、この原子状水素を前記接地電極に設けた複数のガス流通孔から前記第2の空間に導入して、この第2の空間に供給された半導体ガス分子と反応させて、前記第2の空間に配設された基体表面に薄膜を形成することにより、あるいは、上記装置によって、前記第1の空間に酸素、希ガスもしくは酸素を希ガスで希釈したガスを供給して、非減圧下でプラズマ放電させ、この放電ガスを前記接地電極に設けた複数のガス流通孔から前記第2の空間に導入し、この第2の空間に配設された基体表面に照射することにより、基体の表面処理を行なうことにより、電極等への反応生成物のパウダーや膜の付着と、電極や基体の異常温度上昇を防止し、高品質の膜を形成することが可能な非減圧のプラズマ処理装置と、同装置による薄膜形成方法および表面処理方法が実現できる。非減圧プラズマ処理の課題を解決したこの発明の実施により、従来の減圧プラズマ処理に比較して、装置全体の低コスト化と製造プロセスの簡略化が図れる。

【図面の簡単な説明】

【図1】この発明のプラズマ処理装置の実施例の概略構成図

【図2】図1とは異なるこの発明のプラズマ処理装置の実施例の概略構成図

【図3】この発明に関わる接地電極におけるガス流通孔の一例を示す図

【図4】図3とは異なるガス流通孔の一例を示す図

【図5】図3とはさらに異なるガス流通孔の一例を示す図

【図6】図1とはさらに異なるこの発明のプラズマ処理



11

12

装置の実施例の概略構成図

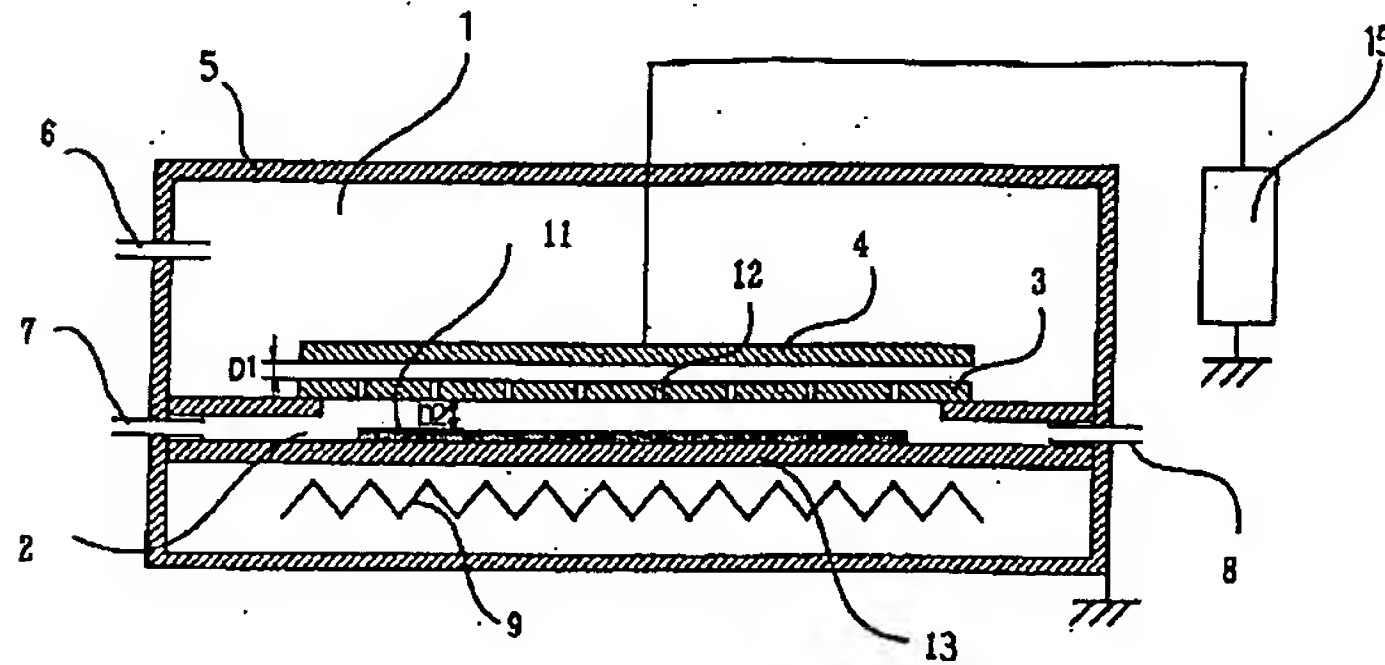
【図7】従来のプラズマ放電による成膜装置の一例を示す図

【符号の説明】

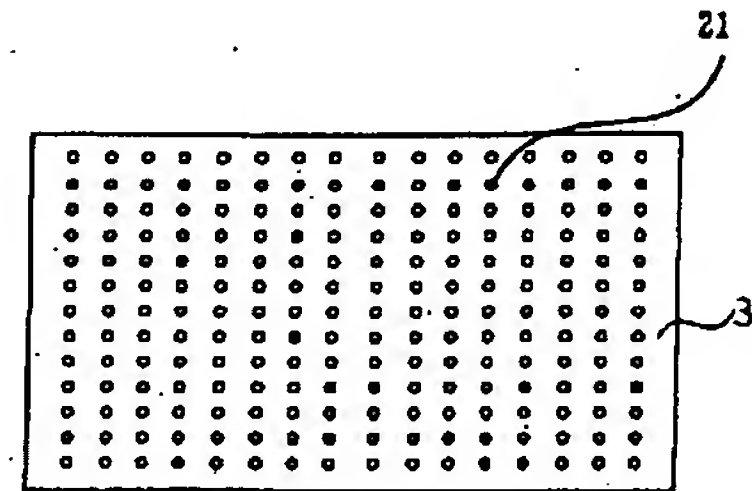
1：第1の空間、2：第2の空間、3：接地電極、4：高周波電極（もしくは直流高压電極）、5：装置本体容器

器、6、7：ガス供給口、8：ガス排出口、9：加熱手段、11、43：基体、12：ガス流通孔、13：基体の載置板、15：電源、21：円形状の孔、22：スリット状の長孔、23：傾斜孔、41：巻出しロール、43：巻取りロール、52：分割電極、53：直列抵抗。

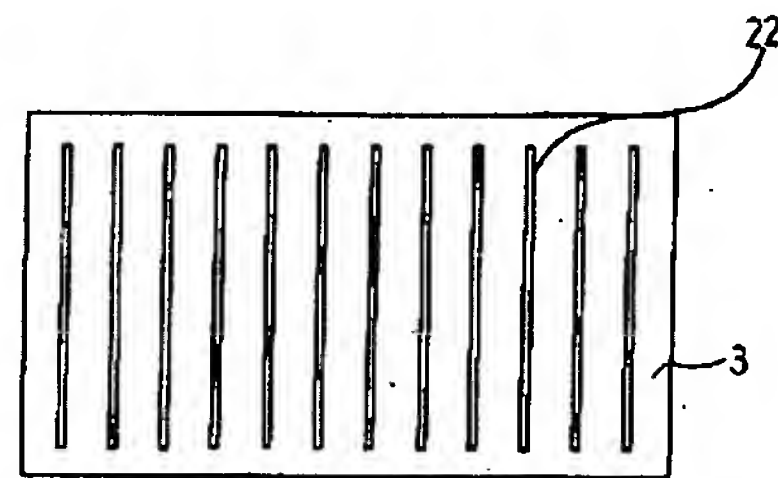
【図1】



【図3】

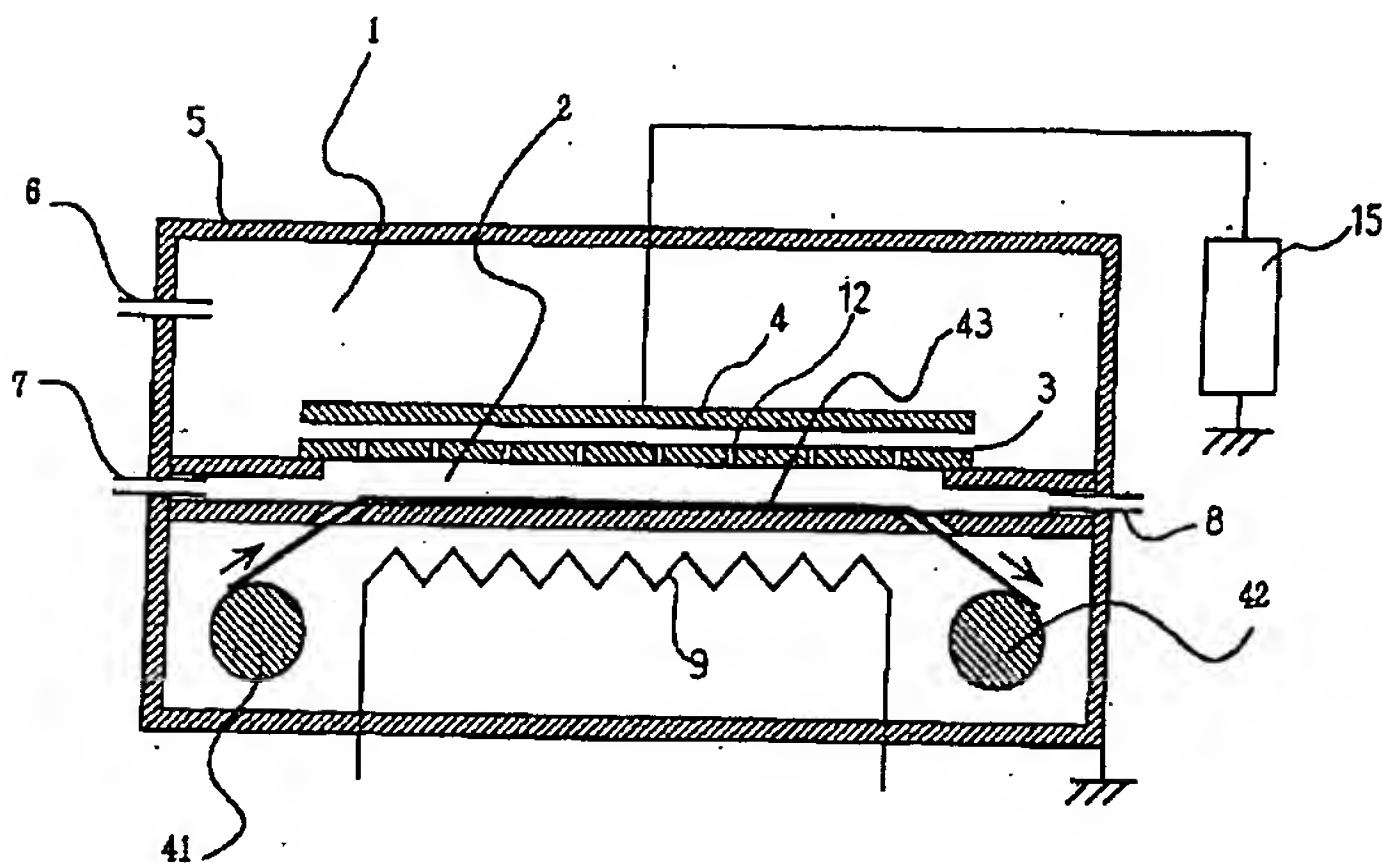


【図4】

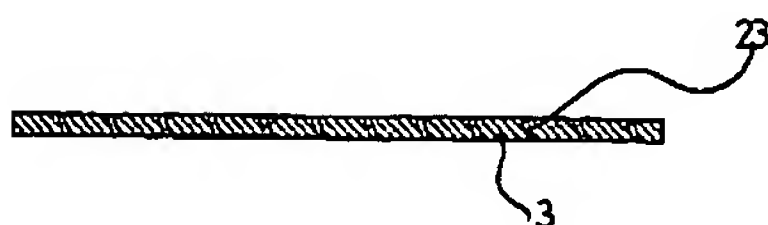


1：第1の空間、2：第2の空間、3：接地電極、  
4：高周波電極（もしくは直流高压電極）、5：装置本体容器、  
6、7：ガス供給口、8：ガス排出口、9：加熱手段、  
11、43：基体、12：ガス流通孔、13：基体の載置板

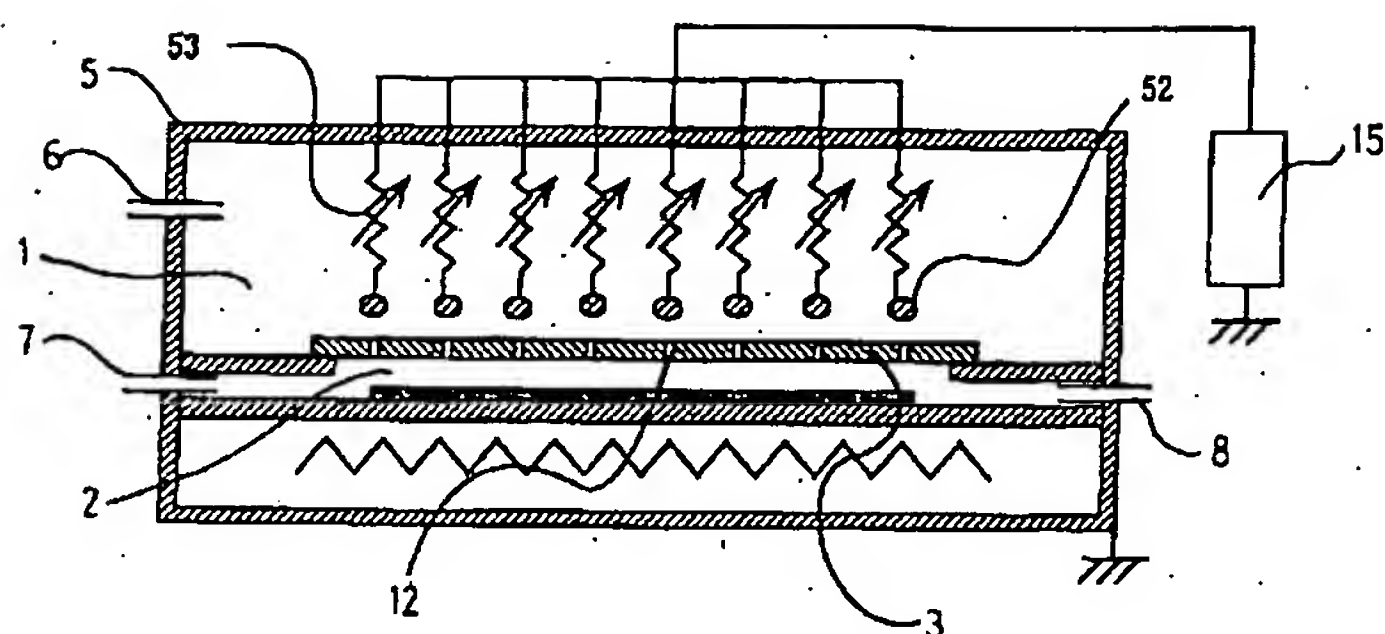
【図2】



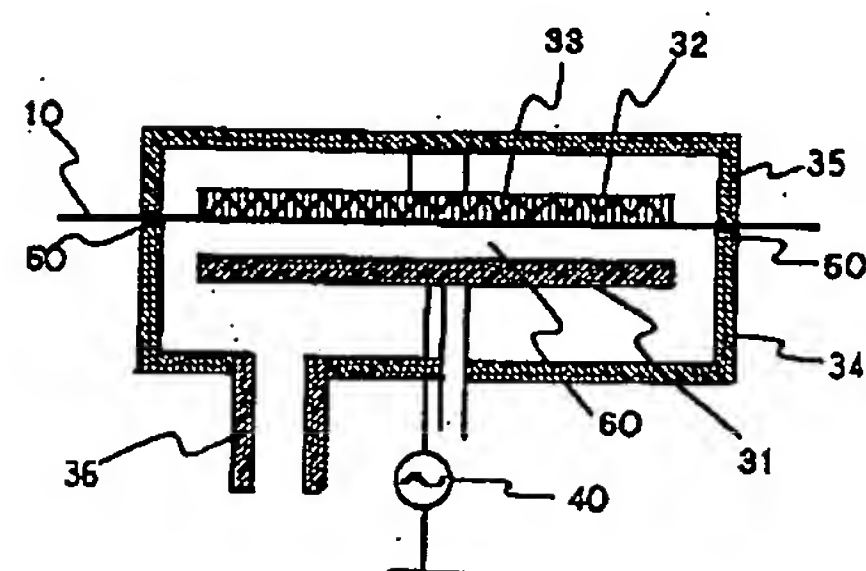
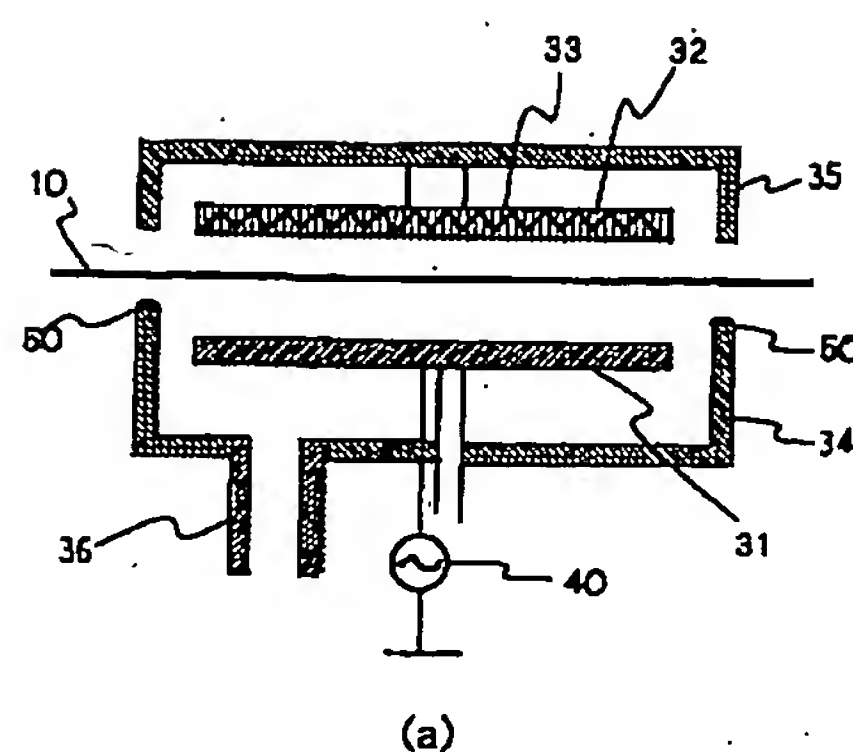
【図5】



【図6】



【図7】



フロントページの続き

(51)Int.Cl.<sup>7</sup>

H05H 1/46

識別記号

F I

H01L 31/04

ターム(参考)

V

Fターム(参考) 4G075 AA30 BC04 CA13 CA15 DA01

EB42 EC21 FA01

4K030 AA05 AA06 BA24 BA30 BB04

EA06 EA11 FA01 FA03 JA03

JA09 KA15 KA30 LA16

5F045 AA08 AB04 AB05 AC01 AC16

AC17 AE29 BB15 DP03 DP04

DP22 EF05 EF20 EH04 EH14

EK07

5F051 AA04 AA05 CA16 CA23 CA24

CA35 GA05

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

☐ BLACK BORDERS

☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

☒ FADED TEXT OR DRAWING

☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING

☐ SKEWED/SLANTED IMAGES

☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS

☐ GRAY SCALE DOCUMENTS

☐ LINES OR MARKS ON ORIGINAL DOCUMENT

☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

☐ OTHER: \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**